

Sami YEHIA

143 Rue de Silly
92100 Boulogne Billancourt

E-mail : sami [at] yehia [dot] eu

Date de naissance : 19 Décembre 1972

Lieu de naissance : Les Lilas, France

Nationalité : Français

DOMAINE DE COMPETENCE

Architecture de Processeurs généralistes et embarqués – Architectures de systèmes - Outils de Simulations / CAO – Programmation C/C++ et autres langages.

FORMATION

- 2000-2004 Doctorat en informatique**, Architecture des processeurs, **Université Paris-Sud**.
Soutenue en septembre 2004, mention très honorable.
- 1999-2000 DEA «Architecture, Réseaux, Parallélisme (ARP) »** à l'**Université Paris-Sud**, Centre d'Orsay, Classé 1^{er} à l'écrit et 2^{ème} au classement final.
- 1996-1999 Master (Msc. In Computer Engineering)** – Académie Arabe des Sciences et Technologies, GPA (Grade point average) : 4.0/4.0, Classé 1^{er} (environ 20 étudiants).
- 1990-1995 Bsc in Computer Science and Automatic Control**. Faculté de polytechnique, Université d'Alexandrie.
Mention Excellent, avec Tableau d'honneur, classé 5eme (32 candidats)
- 1990** Certificat Général d'Egypte (Equivalent du Bac), 92.75%, classé parmi les 100 premiers de la République (Environ 250000 candidats en 1990)

PUBLICATIONS

Conférences Internationales avec comité de lecture

- 2006** * Nathan Clark, Scott Mahlke, and Sami Yehia, "**Scalable Subgraph Mapping for Acyclic Computation Accelerators**," International Conference on Compilers, Architecture, and Synthesis for Embedded Systems (CASES), October 2006.
- 2005** * Sami Yehia, Nathan Clark, Scott Mahlke, and Krisztian Flautner, "**Exploring the Design Space of LUT-based Transparent Accelerators**," International Conference on Compilers, Architecture, and Synthesis for Embedded Systems (CASES), September 2005.
- * Jean-François Collard, Norm Jouppi and Sami Yehia, "**System-Wide Performance Monitors and their Application to the Optimization of Coherent Memory Accesses**," ACM SIGPLAN Symposium on Principles and Practice of Parallel Programming (PPOPP'05), June 2005.
- 2004** * Sami Yehia, Jean-François Collard and Olivier Temam, "**Load Squared: Adding Logic Close to Memory to Reduce the Latency of Indirect Loads with High Miss Ratios**," MEDEA Workshop, held in conjunction with the International Conference of Parallel Architectures and Compilation Techniques (PACT), October 2004.
- * Sami Yehia and Olivier Temam, "**From Sequences of Dependent Instructions to Functions: A Complexity Effective Approach for Improving Performance without ILP or Speculation**," to appear in the 31th Annual International Symposium on Computer Architecture (ISCA), June 2004.
- 2003** * Sami YEHIA, Olivier TEMAM, "**From Sequences of Dependent Instructions to Functions: A Complexity-Effective Approach for Improving Performance without ILP or Speculation**," 4th Workshop on Complexity-Effective Design (WCED'03), held in conjunction with the 30th International Symposium for computer Architecture (ISCA 30), San Diego, California, June 2003. (Workshop international avec référés).
- 1999** * S. Yehia, Y. Hanafy, "**Optimal Module Selection and Scheduling of Dynamically**

Reconfigurable Processors,” 9th International Conference On Computer Theory and Applications (ICCTA' 99), August, 1999.

Revues Internationales

- 2006** * Sami Yehia, Jean-François Collard and Olivier Temam, “**Load Squared: Adding Logic Close to Memory to Reduce the Latency of Indirect Loads in Embedded and General Systems,**” Journal of Embedded Computing (JEC), Volume 2, Number 1, January 2006, IOS Press.

EXPERIENCE

- 2004-** Ingénieur de Recherche à **ARM Ltd.**, Cambridge, Royaume Uni.
- Été 2004** Stage en entreprise à Hewlett Packard (**HP Labs**), Palo Alto, Californie. Simulation d'architectures systèmes et étude des problèmes de cohérence de caches.
- 2003-04** Attaché temporaire d'enseignements et de recherches (ATER) à l'université Paris-Sud, centre d'Orsay. Enseignements effectués : Unix : 2 groupes TP, TER JAVA : 2 groupes TP, Architecture, Système et Réseau (module Architecture) – Licence informatique – 1 groupe de TD
- 2000-03** Moniteur à l'université Paris-Sud, centre d'Orsay. Enseignements effectués : Principe d'interprétation des langages (PIL), Approche Fonctionnelle (AF), Logique et Architecture des machines
- 1995-99** **Enseignant (Teaching Assistant)** – Académie Arabe des Sciences et Technologies, Ecole d'ingénierie, Département d'Informatique.
- Matières enseignées** : Programmation (Basic, Pascal , C), Conception et programmation Objets orientées (C++), Analyse Numérique, Architecture et conception d'ordinateurs, Structures de données, Systèmes d'exploitation, Mathématiques discrètes, Conception de circuits numériques, Génie Logiciel.
- 1996-99** **Enseignant (Lecturer) à temps partiel à l'Université Américaine du Caire, Branche d'Alexandrie** (CACE-AUC : Center for Adult and Continuing education – American University in Cairo)
- Cours enseignés** : Ms-Word, MS-Access, MS-DOS, Introduction to Computers, Windows95, PASCAL, C Programing Language, Operating Systems, Numerical Analysis.
- 1999** **Conception et développement d'une base de données de comptabilités sous Visual Basic 6.0, MS-SQL server 7.0**, pour Salamarine Egypt.
- 1999** **Stage à MICROSOFT Egypt** : Microsoft SQL SERVER –System Administration (6 jours).
- 1998** **Conception et développement d'une base de données sous Access**, pour Marina Shipping Agency.
- 1997** **Conception et réalisation d'un stage en programmation orientée objets** (30 heures) adressé au personnel enseignant à l'Académie Arabe des Sciences et Technologies.
- 1996** **Installation et mise en marche d'un Cyber- Café**, « Access Cyber Café » à Alexandrie.
- 1995** **Projet de Bsc** :
- Conception et réalisation d'un contrôleur numérique de température, sous Borland C++ sous Windows.
- 1993** **Stages en entreprise à WEPCO (Western Desert Operating Petroleum Co.)** : entraînement sur les Contrôleur automatiques.
- 1992** **Stages en entreprise à ANACAD Computer Systems**, Grenoble, France.

AUTRES ACTIVITES DE RECHERCHE

- **Membre du comité de programme :**
 - CASES 2006 (International Conference on Compilers, Architecture, and Synthesis for Embedded Systems).
 - ARCS 2006 (Architectures of Systems and Compilers).
- *Membre du comité de lecture* des conférences internationales : ISPASS 2004, ASPLOS 2004, LCTES 2005, PACT 2005, CODES+ISSS 2005, CASES 2005, HIPEAC 2005, MOBS 2006, WASP 2006, DATE 2006, ISCA 2006, MICRO 2006.
- **Membres du comité de lecture des revues internationales :** JSA (Journal of Systems and Architectures), IEEE TCAD Transactions, ACM Transactions on Architecture and Code Optimization (TACO).
- Participant actif au réseaux d'excellence Européen **HIPEAC**.
- Participant actif au projet Européen **SARC**.
- Mise en ligne d'une petite base de donnée des conférences dans le domaine architecture : <http://www.samiyehia.com/WebPage/ConfRepository.php>

CONNAISSANCES INFORMATIQUES

Langages : C, C++, PROLOG, SQL, HTML, VBA, Pascal, Basic, Java, Caml, Perl, PHP, Verilog.

Systèmes d'exploitation : Windows, Linux.

Logiciels / Outils : Xilinx Foundation Series, Visual Studio, Word, Excel, Access, Power Point, MS SQL Server, Business Objects, FrontPage, PVM (simulateur de calculs parallèles).

LANGUES

Français : Langue natale

Arabe : courant

Anglais : courant

DIPLOMES DIVERS

GRE : Graduate Record Examination, ETS.
Verbal : 410 (29% below).
Quantitative : 760 (92% below).
Analytical : 710 (88% below)
Subject (Computer Science) : 760 (82% below)

TOEFEL : Test of English As A Foreign Language, ETS
Score : 637

FCE : First Certificate in English – University of Cambridge